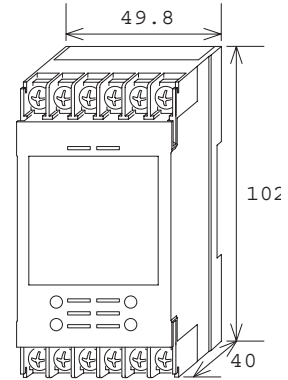
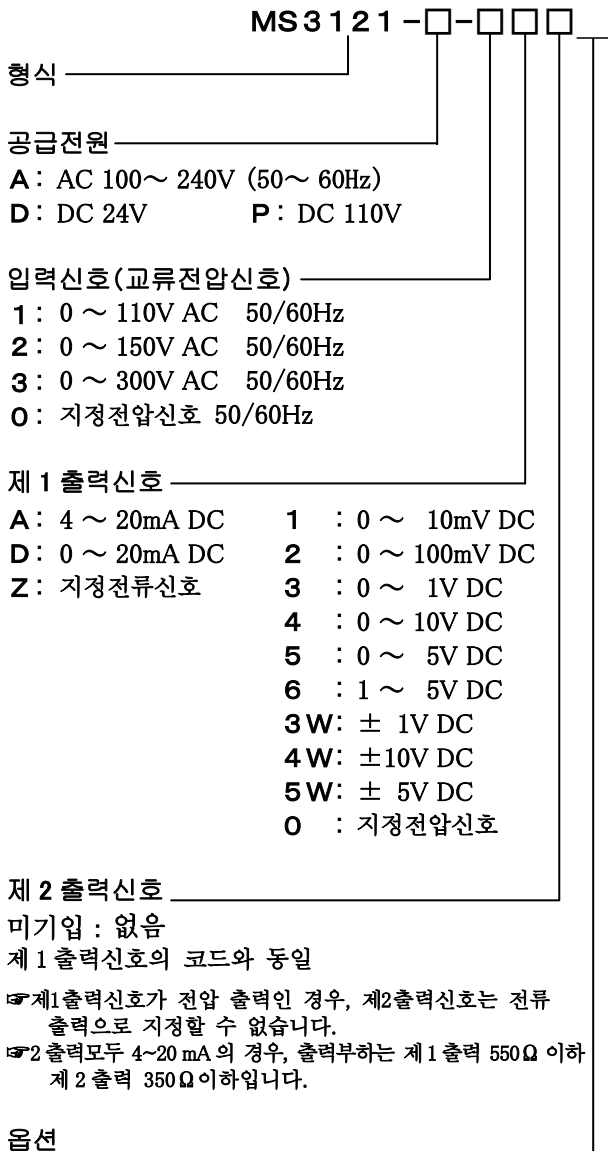


개 요

PT 로 부터의 교류 전압 신호를 실효가 연산해 각종 직류신호로 변환하는 단자대형의 절연 1 출력/2 출력 PT 변환기입니다.

형 식 코 드



사 양

● 전 원 부

허용 전압 범위	AC100~240V : AC85~264V(47~63Hz) DC24V : DC24V±10% DC110V : DC90~121V
----------	--

전 원 감 도	각 전원전압에 대해 스파의±0.1%이내
전 원 퓨 즈	160mA 퓨즈

최대 소비 전력

전 원	AC100-240V	DC24V	DC110V
1 출력형	약 4.5VA / 약 1.2W	약 4.8W	
2 출력형	약 5.0VA / 약 1.6W	약 6.0W	

● 입 력 부

입 력 저 항	통전시:1MΩ 이상(정전시:1MΩ 이상)
입 력 허 용 전 압	연속 정격입력치의 120% 순시 정격입력치의 1.5 배(5 초간)

Crest factor 3 이하

제 작 가 능 범 위 AC0~10mV 부터 AC0~300 의 범위내

● 출 력 부

최대 출력 부하

전압입력형(DC)	1V 스파이상	전압입력형(DC)
	10mV	
	100mV	
전류입력형	4~20mA 1 출력	전류입력형 (DC)
	4~20mA 2 출력	

제로점조정범위 스파의 약 ±5%
(변환기 전면의 트리머에 의해 가변)

스 팜 조 정 범 위 스파의 약 ±5%
(변환기 전면의 트리머에 의해 가변)

제 작 가 능 범 위

	전류신호	전압신호
출력범위(DC)	0~20mA	- 10~10V
출력스판(DC)	4~20mA	10mV~20V
출력바이어스	0~100%	-100~100%

*전류출력신호의 경우 0.1mA미만의 출력은 정도보증외.

(예 1) 4~20mA⇒출력스판 16mA, 바이어스 25%

(예 2) -1~4V⇒ 출력스판 5V, 바이어스-20%

주 문 시 지 정 사 항

- 형식코드
(예)MS3121-A-2A6

그 외 지정 예
·입력"0"시 MS3121-A-0AA(입력 AC0~200V)
·출력"0"시 MS3121-A-160(출력 2~5V)
·읍선 "X"시 MS3121-A-1AA/X(응답속도 100msec 이하:0~90%)

● 기준 성능

변 환 정 도	스판의 10%이상에서 ±0.25%/F.S 이내內 (25°C±5°C에서)
온 도 특 성	10°C의 변화에 대해 스팡의±0.2%이내
응 답 속 도	400msec 이하(0~90%)@100%스텝입력
C M R R	100dB 이상 (500V AC, 50/60Hz)
신 호 절 연	입력-제1출력-제2출력-전원-대지각간 절연
절 연 저 항	100MΩ이상 (@500V DC) 입력-제1출력-제2출력-전원-대지각간
내 전 압	입력-[제1출력, 제2출력]-[전원, 대지]각 간 : 2000 V AC 차단 전류 0.5 mA 1 분간 전원-대지각 간 : 2000 V AC 차단 전류 5 mA 1 분간 제1출력-제2출력각 간 : 500 V AC 차단 전류 0.5 mA 1 분간
S W C 대 책	ANSI/IEEE C37.90.1-1989 에 준거
동 작 환 경	온도 : -5~55°C 습도 : 5~90%RH (결로 없을 것)
보 존 온 도	-10~60°C

● 취 부·형 상

취 부 방 법	벽취부, DIN 레일 취부 공용
배 선 방 법	M3.5 나사단자접속 (탈락방지기구)
나사체결 토르크	0.8~1[N·m] *추천치
외 형 총 범	W49.8×H102.0×D40.0mm (DIN 레일 포함)
질 량	140g 이하

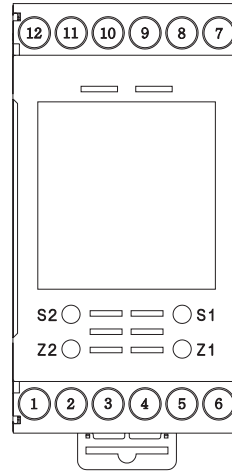
● 재 질

본 체 하 우 징	ABS 수지 (UL-94V-0)
단 자 나 사	철/니켈합금
기 판	그래스에폭시 (FR-4 : UL-94V-0)
방 습 처 리	휴미셀코팅 : HumiSeal 1A27NS (폴리우레탄수지)

● 적합규격

적합 EC 지령	전자 양립성 지령(2004/108/EC) EN61326-1:2006 저전압 지령(2006/95/EC) IEC61010-1/EN61010-1 설치 카테고리II, 오염도 2, 최고 사용 전압 300 V [입력·출력·GND] - 전원간 강화 절연
----------	--

단자배치도



①	+ OUTPUT 2
②	- OUTPUT 2
③	N. C
④	P(+) POWER
⑤	N(-) POWER
⑥	GND
⑦	L INPUT
⑧	N INPUT
⑨	N. C
⑩	N. C
⑪	+ OUTPUT 1
⑫	- OUTPUT 1

블록도

